

Compiler-sig maintainer申请

申请人：华为陈正

申请人介绍

姓名	陈正
公司	华为
编译器从业时间	10年+
编译器项目	LLVM/Triton
当前角色	华为毕昇编译器开发
参与领域	编译器中后端

申请人LLVM社区贡献

- 1: LLVM上游社区patch数量350+, 包括LLVM前端、中端、后端
- 2: LLVM PowerPC 后端 前maintainer [llvm-project/llvm/Maintainers.md at main · llvm/llvm-project](https://github.com/llvm-project/llvm/blob/main/llvm-project/Maintainers.md)

openEuler/llvm-project

Watch

19

★ Starred

47

🍴 Forked

160

📁 代码

📄 Issues 12

🔀 Pull Requests 21

📖 Wiki

📊 统计

🔄 流水线

⚙️ 服务 ▾

main

Chen Zheng ▾

开始日期

结束日期

搜索

批量操作

排序方式: 按提交时间 ▾

2024-08-06 (1)

CZ

[AIX]export function descriptor symbols related to template functions. (#101920) ...

396343f

浏览文件

Chen Zheng 编写于 1年前, 并由 GitHub GPG Bot 提交于 1年前

未验证

2024-07-30 (1)

CZ

[NFC] fix build failure (#100993)

40b4fd7

浏览文件

Chen Zheng 编写于 1年前, 并由 GitHub GPG Bot 提交于 1年前

未验证

2024-07-25 (3)

CZ

[PowerPC] add testcases for PPC, NFC

daf9d7f

浏览文件

Chen Zheng 提交于 1年前

CZ

[PowerPC] fix default cpu setting

d311edd

浏览文件

Chen Zheng 提交于 1年前

CZ

[PowerPC] add TargetParser for PPC target (#97541)

25482b3

浏览文件

Chen Zheng 编写于 1年前, 并由 GitHub GPG Bot 提交于 1年前

未验证

2024-07-23 (2)

CZ

[NFC] changes all run lines

b830790

浏览文件

Chen Zheng 提交于 1年前

CZ

[NFC] make the case only require frontend

ee07547

浏览文件

Chen Zheng 提交于 1年前

申请人openEuler社区贡献

- 1: compiler-sig triton-cpu repo maintainer
- 2: compiler-sig 近半年审视llvm-project MR 20+, 审视意见90条
- 3: compiler-sig创建code gen提升issue 4个, SME code gen提升MR 1个
- 4: 已多次参加compiler-sig会议, 并且代表@cf-zhao参加sig-TC会议

chenzheng1030 贡献动态

SIG 筛选

全部

度量指标

合并请求 PR

需求&问题 Issue

评审 Comment

统计周期

最近一个月

最近半年内

最近一年

全部

请输入关键词搜索

共 90 条结果 每页显示 50 条

常规评论

命令型评论

2025-08-15 15:37:08

评论了 openeuler/llvm-project 的 Pull Request 1238 Have we tried the case for other sizes like 4 bytes?

2025-08-15 15:34:56

评论了 openeuler/llvm-project 的 Pull Request 1238 Seems you already use this common way for store...

chenzheng1030 贡献动态

SIG 筛选

全部

度量指标

合并请求 PR

需求&问题 Issue

评审 Comment

统计周期

最近一个月

最近半年内

最近一年

全部

请输入关键词搜索

共 5 条结果 每页显示 50 条

Issue

2025-07-24 18:23:03

在 openeuler/llvm-project 创建了 任务 llcMRI LoopInterchange 优化增强

2025-07-24 17:25:35

在 openeuler/llvm-project 创建了 任务 llCOLS1 malloc/局部数组 合并

2025-07-23 17:48:19

在 openeuler/llvm-project 创建了 任务 llCOCTJ licm opportunity for const load

2025-05-27 15:55:37

在 openeuler/llvm-project 创建了 任务 llCAVOD [ASAN] mark case compiler-rt/test/asan/TestCases/Posix/halt_on_error-signals.c as XFAIL

openEuler/llvm-project

代码

Issues 12

Pull Requests 21

Wiki

统计

流水线

服务

!200 [SME][matrix_type] lower matrix_type with ARM SME/SVE instructions

开启的

chenzheng1030:sme_matrix

openEuler:dev_19.1.7

chenzheng1030 创建于 2025-07-01 12:41

THANKS